بوابة OR (DE3 -12)

الغرض من التجربة

إختبار تشغيل دائرة بوابة (OR) المنطقية ومقارنة الخرج المتوقع بالجداول الحقيقية لهذا الجهاز

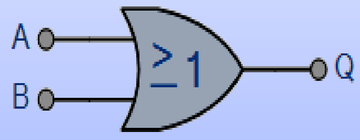
الأجهـــزة

لوحة نمطية – مصدر جهد تيار مستمر (*5V*) او (*9V* Battery) – ثنائى انبعاث الضوء (LEDs) – دوارات تكاملية (ICs: 7432 OR Gate) – اسلاك

نظرية التجربـــة

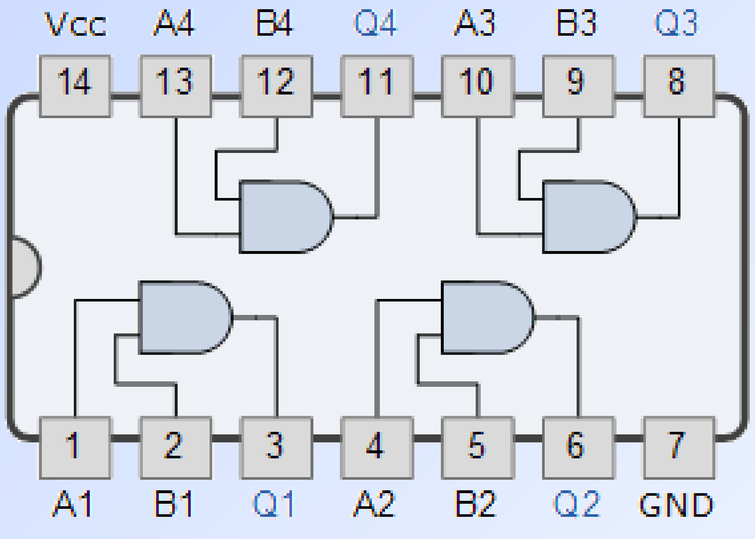
كل البوابات المنطقية لها دخلان او اكثر ، وخرج واحد. وتتقبل هذه البوابات المنطقية مستويات المنطق الرقمى فى دخلها وتعطى مستوى خرج منطقى رقمى يعتمد على نوع البوابة المنطقية والمداخل المطبقة على البوابة. وفى حالة العائلة من النوع (TTL) فإن اى بوابة دخل ليست متصلة سوف تعالج على انها كما لو ان المنطق (*1*) موجود عند هذه البوابة . عدد التوليفات الممكنة المختلفة للدخل هى (2^n) ، حيث (*n*) عدد الدخول. ومن ثم ، فاربع توليفات فريدة من الدخول ممكنة فى حالة بوابتى دخل.

دالة (OR) تتشابه مع الدالة الرياضية للجمع وخرج البوابة (OR) يمكن تحليله بإستخدام قانون الجمع. المؤثر المنطقى للدالة (OR) هو إشارة (*+ sign*) . الخرج سوف يكون المنطق (*0*) فقط اذا كان كل الدخول هى المنطق (0)، والخرج سوف يكون المنطق (*1*) فى اى وقت يكون فيه الدخل عند المنطق (*1*) . الرمز المنطقى والجدول الحقيقى لبوابة (OR) يمكن الحصول عليه فى الشكل (Figure 1) الرسم البيانى المنطقى والجدول الحقيقى لدالة (NOR) ومعادلة بوليان لهذه الدالة هى :

الرمز	جدول الحقيقة		
	B	A	Q
 بوابةOR	0	0	0
	0	1	1
	1	0	1
	1	1	1
Q = A+B			

خطوات العمـــل

١- ضع بوابة (7432 OR) الموضحة على اللوحة النموذج.
٢- صل المشبك (*pin 14*) الى (*5 V*) والمشبك (*pin 7*) الى الارضى
٣- صل المشبك (*pin 1*) و(*pin 2*) الى مفاتيح الدخل فى اللوحة النموذج ، وصل المشبك (*pin 3*) الى خرج الثنائى مبتعث الضوء (LED)
٤- غير المفاتيح (*1*) و (*2*) على (on) و (off) وشاهد خرج ال (LEDS)
٥- سجل النتائج فى الجدول التالى :



النتائـــج

خرج الضوء	مفتاح ٢	مفتاح ١
	٠	٠
	٠	١
	١	٠
	١	١

Edusoft
Innovate to educate